

国军标产品 SAST LMS

军用电子元器件质量认证合格证书编号
 COC-P-824-2002
 等效美军标标准 MIL-R-83401
 MIL-R-83401 Qualified

**RN系列膜固定电阻网络
 RN Resistor networks, film, fixed**

适用标准 Applicable Specifications

- GJB 920-1990 膜固定电阻网络总规范
- GJB 920A-2002 膜固定电阻网络、膜固定电阻和陶瓷电容的阻容网络通用规范
- Q/RU 20920.1-2001 RN1091 型膜固定电阻网络详细规范
- Q/RU 20920.2-2003 RN1081 型膜固定电阻网络详细规范
- ZZR-Q/RU 20920.4-2006 RN1101 型膜固定电阻网络详细规范
- ZZR-Q/RU 20920.5-2006 RN1111 型膜固定电阻网络详细规范

外形尺寸 Dimensions In Millimeters

型号 Type	外形尺寸 Dimension(mm)	
	L	其他尺寸
RN1081	21.78	见外形尺寸图
RN1091	24.32	
RN1101	26.86	
RN1111	29.4	

主要技术指标 Technical And Standard Electrical Specifications

型号及功率 Type and rated power	阻值范围 Resistance range(Ω)	允许偏差 Tolerance(%)	电阻温度系数 TCR(×10 ⁻⁶ °K)	极限电压 Limiting element voltage(V)
RN1091-1W	22~1M	F:±1、G:±2、J: ±5	M: ≤±300	100
RN1081-0.5W	10~1M			
RN1101-1.125W				
RN1111-1.125W				

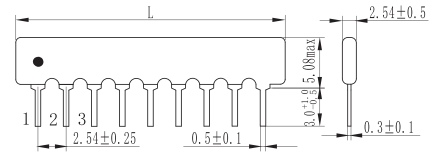
主要检验项目、检验方法及性能要求 Performance

检验项目 Test	检验方法 Conditions of test	性能要求 Test limits
温度冲击 Thermal shock	-65°C~+125°C, 5 cycles	ΔR≤(±0.7%R+0.01Ω)
功率老化 Power conditioning	1.414U _R (≤U _{max}),100h(GJB 920-1990); 1.225U _R (≤U _{max}),100h(GJB 920A-2002)	
短时间过载 Short time overload	2.5U _R (≤2U _{max}),5s	ΔR≤(±0.5%R+0.01Ω)
低温工作 Low temperature operation	-65°C, U _R (≤2U _{max}),45min	
低温贮存 Low temperature storage	-65°C, 24h	
耐湿 Moisture resistance	65°C,RH(80~98)%	ΔR≤(±0.25%R+0.01Ω)
耐焊接热 Resistance to soldering heat	350°C,3s(GJB 920-1990); 260°C,10s(GJB 920A-2002)	
引出端强度 Terminal strength	20N,30s,≥15°,3次	
冲击(规定脉冲) Shock(specified pulse)	100g,后峰锯齿: 2.96m/s, 脉宽: 6ms	
高频振动 High frequency vibration	(10~2000)Hz, 0.75mm/200m/s ² , 12h	ΔR≤(±1.0%R+0.01Ω)
高温暴露 High temperature exposure	125°C,100h	
寿命 Life	70°C,U _R (≤U _{max}),1000h	ΔR≤(±2.0%R+0.01Ω)
25°C额定功率 Power rating at 25°C	25°C,U _R (≤U _{max}), 1000h	
绝缘电阻 Insulation resistance	正常气压下(Atmospheric pressure),100Vdc	≥10GΩ
可焊性 Solderability	245°C,5s(GJB 920-1990); 235°C,5s(GJB 920A-2002)	浸锡面≥95%≥95% covered

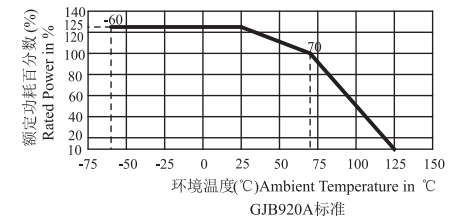
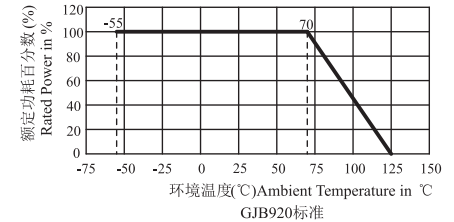
订货指南 Ordering Information

RN 1 09 1 M 5101 F C
 型号 Resistor networks 单列直插封装 Single in line 引出端数 Number of pins 序号 Code 特性 Characteristic 标称阻值 Resistance value 允许偏差 Tolerance 电路简图 Schematic (C: 并联回路; G: 独立回路)

外形尺寸图 Dimensions



降功耗曲线 Derating



电路结构图 Circuit Diagram

